Instruções para recuperar o kit LPCxpresso 1343 quando este não responde ao debugger do IAR (É preciso utilizar o Flash Magic: http://www.flashmagictool.com/download.html)

1) Abrir o jumper J12 (VBUS). Ver manual da placa base, subseção 3.9.3 e seção 4.5 (figura 41).



2) Fechar os jumpers J4 para habilitar programação via interface ISP. Ver manual da placa base, figura 21.



3) Conectar cabo USB no conector X3.

4) Abrir o Gerenciador de Dispositivos do Windows e identificar em qual porta serial (COM n) a placa base foi alocada.

🛔 Gerenciador de Dispositivos	1 <u></u>	×
Arquivo Ação Exibir Ajuda		
⊨ 🔿 📰 🔛 🖳 🖳 🖳 😓 🗴 ⊙		
> La Pateria		
Ductoral		
> 😈 Bluetooth		
> Wa Controladores de armazenamento		
Controladores de som, vídeo e jogos		
> Controladores IDE ATA/ATAPI		
Controladores USB (barramento serial universal)		
> M Dispositivos biometricos		
> 📲 Dispositivos de geração de imagens		
> Dispositivos de Interface Humana		
> 📺 Dispositivos de sistema		
Dispositivos do software		
> III Entradas e saídas de áudio		
> 🚍 Filas de impressão		
> 🖵 Jungo		
> Monitores		
Mouse e outros dispositivos apontadores		
V 📮 Portas (COM e LPT)		
USB Serial Port (COM6)		
> Processadores		
> 🔤 Teclados		- 1
> 👝 Unidades de disco		

5) Clicar sobre a porta serial com o botão direito do mouse e selecionar Propriedades  $\rightarrow$  Definições de Porta. Configurar a porta serial para 115200 bits por segundo, 8 bits de dados, nenhum bit de paridade, 1 bit de parada e nenhum controle de fluxo.

eral	Definições da porta	Driver	Deta	alhes	Eventos	
	Bits	por segu	undo:	1152	200	~
		Bits de da	ados:	8		~
		Pario	lade:	Nenł	านฑ	~
	Bits	de para	gem:	1		~
	Cor	trolo de f	fluxo:	Nenł	num	~
	1	Avança	das		Restaurar Pred	efinições

6) Abrir o Flash Magic e configurá-lo conforme as instruções do website do Prof. Douglas Renaux (final da página). Reprogramar o kit LPCxpresso com o programa de teste.

🌧 Flash Ma	agic - NON PRODUCTION USE O	NLY	18 <sup>-</sup>	64	□ ×	
File ISP	Options Tools Help					
	🔪 🎯 🎺 🕷 🔊 🖓 🕻	🔍 📀 😫				
Step 1 - Con	nmunications	Step 2 - Eras	e			
Select	LPC1343	Erase block 0	(0x000000	0-0x000	FFF)	•
Flash Bank:	~	Erase block 1 Erase block 2	(0x00100) (0x00200)	0-0x001 0-0x002	FFF)	
COM Port:	СОМ 6 🗸 🗸	Erase block 3 Erase block 4	(0x00300) (0x00400)	D-0x003 D-0x004	FFF) FFF)	1
Baud Rate:	115200 ~	Erase block 5	(0x00500)	D-0x005	FFF)	1
Interface:	None (ISP)	Erase all Fi	asn+Lode ks used by	Hex File	a	
Oscillator (N	(Hz): 12					
2.5	50 <del>bi</del>					
Step 3 · He	(File					
Hex File: D	:\aulas\EL68E_SE\sw_teste_1343_	beta.hex			Browse	
Me	odified: sábado, maio 20, 2017, 09:00	):26	more	<u>info</u>		
Step 4 - Opt	ions	Step	5 - Start!			
Verify afte	r programming			Start		٦
Fill unused	d Flash					
Gen block	checksums					
Activate E	Jack Pank					
Activater						
Your Training	g or Consulting Partner: Embedded S	ystems Academy	1			
www.esacad	demy.com				10	-
Finished			3			

7) Pronto! Agora o debugger do IAR deve retornar a funcionar normalmente com o kit.